



JCRA'11

La Laguna, 7, 8 y 9 de septiembre

JCRA es el punto de encuentro anual de los grupos de investigación españoles e iberoamericanos en el que se exponen y debaten los últimos avances, investigaciones y experiencias académicas en el campo de la computación reconfigurable, tecnologías y aplicaciones de los dispositivos lógicos programables.

Este año, la Universidad de La Laguna acoge las "XI Jornadas de Computación Reconfigurable y Aplicaciones (JCRA'11)", organizadas por los Grupos de Sensores Inteligentes y Grupo Comunicaciones, Comunicaciones Ópticas y Adquisición de datos y Telemetría, ambos del Dpto. de Física Fundamental, Experimental, Electrónica y Sistemas.

Manteniendo el espíritu de anteriores ediciones y tratando de aglutinar a un mayor número de participantes y actividades, en esta XI edición las Jornadas de Computación Reconfigurable y Aplicaciones se celebran por primera vez conjuntamente con las Jornadas de Paralelismo (JP).

Temas de interés:

Design Methodologies and Tools	
<ul style="list-style-type: none"> • <i>High-speed Techniques</i> • <i>Design Methodology</i> • <i>Failure Analysis and Reliability</i> • <i>Java, Handel-C, System-C</i> • <i>Hardware/Software Co-design</i> • <i>Formal Methods</i> • <i>Reconfiguration</i> • <i>Physical Design</i> • <i>Synchronization</i> • <i>Architecture and designs of SOC</i> 	<ul style="list-style-type: none"> • <i>Synthesis</i> • <i>Optimization</i> • <i>System-level partitioning</i> • <i>Test</i> • <i>Modelling and Simulation</i> • <i>EDA Tools and algorithms for system design</i> • <i>Low-Power Design</i> • <i>Noise, Radiation Effects, and EMC</i> • <i>Emulation</i>
Applications	
<ul style="list-style-type: none"> • <i>Artificial vision</i> • <i>Robotics</i> • <i>Biologically inspired systems</i> • <i>Adaptable Systems</i> 	<ul style="list-style-type: none"> • <i>Cryptography</i> • <i>Computer Arithmetics</i> • <i>Digital Signal Processing</i> • <i>Software Radio</i>
Reconfigurable Platforms	
<ul style="list-style-type: none"> • <i>Platform-based design</i> 	<ul style="list-style-type: none"> • <i>Fault Tolerant Systems</i>

<ul style="list-style-type: none"> • <i>FPGA's vs. Multicores/GPU's</i> • <i>Custom Computers</i> • <i>Custom DSPs</i> 	<ul style="list-style-type: none"> • <i>Seft-timed Systems</i> • <i>IP Cores</i> • <i>Embedded Processors</i>
Surveys and Education	
<ul style="list-style-type: none"> • <i>FPGA in Education</i> • <i>Benchmarking</i> 	<ul style="list-style-type: none"> • <i>Educational Experiences</i>

Publicación en revista

Los artículos presentados en las jornadas serán publicados en el Libro de Actas con su correspondiente ISBN. Además, aquellos trabajos seleccionados por su especial calidad e interés serán propuestos para su publicación en la revista Journal of Systems Architecture. La mencionada revista pertenece a la editorial Elsevier, y está indexada en el Journal Citation Report en el área Computer Science. En este caso, se solicitará a los autores una versión extendida en inglés.

Premio “Jonathan Tombs”

Como en otras ediciones de JCRA el mejor artículo será galardonado con el premio Jonathan Tombs

Fechas importantes

Fecha límite para envío de trabajos:	25 de abril
Notificación de aceptación:	19 mayo
Fecha límite para envío de versión final:	23 de mayo
Inscripción reducida: hasta	15 de junio
Jornadas:	7 , 8 y 9 de septiembre

Por todo ello y con una gran ilusión, la Organización anima a la comunidad científica universitaria y a empresas del sector interesadas en la formación, innovación e investigación de sus futuros profesionales a participar activamente en esta XI edición de las Jornadas.